



# Radu George Voina

---

Data nașterii: 28/12/1991 | Cetățenie: română | Gen: Masculin |  
(+40) 743763061 | [raduvoinag@gmail.com](mailto:raduvoinag@gmail.com) | Skype: raduvoinag |  
Str. Milenium, Nr. 20, 510066, Alba Iulia, România

## ● EDUCAȚIE ȘI FORMARE PROFESIONALĂ

---

10/2018 – ÎN CURS – Cluj-Napoca, România

### **Doctor Inginer – Facultatea de Electronică, Telecomunicații și Tehnologia Informației**

Specializarea: Inginerie Electronică

10/2016 – 10/2018 – Cluj Napoca, România

### **Diplomă Inginer Diplomat – Facultatea de Electronică, Telecomunicații și Tehnologia Informației**

Specializarea : Inginerie Electronică

Discipline studiate: Tehnici de simulare avansată, Software pentru sisteme embedded, Tehnologii avansate pentru sisteme embedded, Sisteme complexe de alimentare și conversie a energiei, Proiectare digitală avansată, Proiectare pentru compatibilitate termică, Sisteme electronice cu semnale mixte, Controlul sistemelor electronice

10/2011 – 06/2016 – Cluj Napoca, România

### **Diplomă Inginer – Facultatea de Electronică, Telecomunicații și Tehnologia Informației**

Specializarea : Tehnologii si Sisteme de Telecomunicatii

Discipline studiate: Circuite electronice fundamentale, Circuite integrate analogice, Circuite integrate digitale, Componente și circuite pasive, Dispozitive electronice, Programarea calculatoarelor – Limbaje, Programarea calculatoarelor – Algoritmi, Sisteme cu circuite integrate digitale

09/2007 – 06/2011 – Alba Iulia, România

### **Diplomă Bacalaureat – Colegiul National „Horea, Cloșca și Crișan”**

Profil: Matematică-Informatică

Competențe generale:

- matematică, informatică, fizică

## ● EXPERIENȚA PROFESIONALĂ

---

01/11/2019 – ÎN CURS – Alba Iulia

### **PRINCIPAL DESIGN ENGINEER, FOUNDER – Keytek Innovation**

- Analize pre-layout și post layout de SI/PI (Signal Integrity/Power Integrity)

- Proiectarea cablajelor imprimate.
- Responsabil cu administrarea bibliotecii de componente
- Responsabil cu proiectarea stack-up-ului

06/2018 – 31/10/2019 – Cluj-Napoca, România

### **DEVELOPMENT ENGINEERING MANAGER – Digilent RO**

- Responsabil cu coordonarea echipei de PCB Design din Digilent RO
  - Responsabil cu analizele pre-layout și post-layout de SI/PI (Signal Integrity/Power Integrity) din Digilent RO și Digilent INC
  - Responsabil cu administrarea bibliotecii de componente în Altium Designer (Altium Designer Repository)
  - Proiectarea cablajelor imprimate care au inclus interfețe precum: DDR4, DDR3, HDMI 1.4, HDMI 2.0, USB 2.0, USB 3.0, Mini PCIe, Gb Ethernet, SFP, LVDS, RGB, VGA, SD, Audio, JTAG, RS485, RS232, SPI, I2C, UART
  - Responsabil cu proiectarea stack-up-ului pentru proiectele dezvoltate în Digilent RO
- Cluj-Napoca, România

10/2016 – ÎN CURS

### **HARDWARE ENGINEER, FOUNDER - PART TIME – Keytek Innovation SRL**

- Analize pre-layout și post layout de SI/PI (Signal Integrity/Power Integrity)
  - Proiectarea cablajelor imprimate.
  - Responsabil cu administrarea bibliotecii de componente
  - Responsabil cu proiectarea stack-up-ului
- Alba-iulia, România

02/2019 – ÎN CURS

### **ASISTENT CERCETARE - PART TIME – Centru de Cercetare și Dezvoltare pentru Tehnologia Informației în Electronică**

---

Cluj-Napoca, România

10/2016 – 05/2018

### **STAFF ENGINEER – Digilent RO**

- Proiectarea schemelor electrice
  - Derivarea consumului de putere (tipic, maxim)
  - Derivarea specificațiilor tipice și garantate
  - Analize pre-layout și post layout de SI/PI (Signal Integrity/Power Integrity)
  - Proiectarea cablajelor imprimate care au inclus interfețe precum: DDR3, HDMI 1.4, USB 2.0, Gb Ethernet, LVDS, RGB, VGA, SD, Audio, JTAG, RS485, RS232, SPI, I2C, UART.
  - Responsabil cu administrarea bibliotecii de componente în Altium Designer (Altium Designer Repository)
- Cluj-Napoca, România

08/2015 – 10/2016 – Alba Iulia

### **HARDWARE ENGINEER, FOUNDER – Keytek Innovation SRL**

- Analize pre-layout și post layout de SI/PI (Signal Integrity/Power Integrity)

- Proiectarea cablajelor imprimate.
- Responsabil cu administrarea bibliotecii de componente

06/2015 – 08/2015

### **STAGIU PRACTICĂ - PCB DESIGNER – Digilent Ro SRL**

- Proiectare etaj de intrare osciloscop digital
- Simulare etaj de intrare osciloscop digital
- Proiectare cablaj imprimat etaj de intrare osciloscop digital

Cluj-Napoca, România

08/2015 – 10/2016

### **VICEPREȘEDINTE – Asociația „Never Too Young” (ANTY)**

- Coordonare și implementare proiecte
- Elaborare cereri de finanțare
- Stabilirea de parteneriate, încheierea de acorduri de colaborare

Alba-Iulia, România

## ● **COMPETENȚE LINGVISTICE**

Limbă(i) maternă(e): **ROMÂNĂ**

	COMPREHENSIUNE		VORBIT		SCRIS
	Comprehenșiune orală	Citit	Exprimare scrisă	Conversație	
<b>ENGLEZĂ</b>	B2	B2	B2	B2	B1

Niveluri: A1 și A2 Utilizator de bază B1 și B2 Utilizator independent C1 și C2 Utilizator experimentat

## ● **REȚELE ȘI AFILIERI**

### **Afilieri**

- Industrial Committee representative for Technical University of Cluj-Napoca
- TIE Technical Committee Members
- TIEPlus Technical Committee Members

## ● **PERMIS DE CONDUCERE**

Permis de conducere: **B**

## ● **COMPETENȚE ORGANIZATORICE**

---

### **Competențe organizatorice**

Coordonarea unei echipe de lucru:

- Responsabilul echipei de PCB design din Digilent RO.

Experiență în management-ul organizației, de echipă și de proiect:

- 09.04.2010 – 08.07.2010: Coordonator al proiectului „Amenajarea unui panou de cățărat în Cetatea Alba Iulia” (Organizație gazdă: Asociația RYMA , Finanțator: YouthBank)

- 11.04.2011 – 03.07.2011 : Coordonator al proiectului „Orașul de mâine” (Organizație gazdă: Asociația NTY , Finanțator: YouthBank)

- 01.06.2011 – 12.09.2012 : Coordonator al proiectului „Lecturi Urbane – Alba Iulia” (Organizație gazdă: Asociația NTY, Finanțator: Asociația NTY )

- 29.08.2011 – 05.09.2011 : Coordonator al proiectului „Workshop de Grafică și Pictură”

- Coordonator al activităților desfășurate de Asociația NTY în cadrul parteneriatului cu Asociația RYMA în proiectul „Împreună dăm viață cetății” (Organizație gazdă: Asociația RYMA, Finanțator: MOL Romania)

## ● **COMPETENȚE DE COMUNICARE ȘI INTERPERSONALE**

---

### **Competențe de comunicare și interpersonale**

Abilitați de comunicare și relaționare, spirit de echipă și capacitatea de a lucra în situații de stres

## ● **COMPETENȚE DOBÂNDITE LA LOCUL DE MUNCĂ**

---

### **Competențe dobândite la locul de muncă**

Seriozitate, automotivație, simț dezvoltat al răspunderii, abilitate de planificator.

## ● CURSURI

---

### Cursuri

Cisco Network Academy:

- 18.02.2010 – 24.06.2010: IT Essentials: PC Hardware and Software, Instructor Palcu Carmen;

Coursera:

- 24.09.2011 – 29.09.2012: Computing for Data Analysis, Instructor Roger Peng, Johns Hopkins University (*Without Statement of Accomplishment*);

- 12.08.2012 – 16.09.2012: Algorithms - Part 1, Instructors Kevin Wayne, Robert Sedgwick, Princeton University;

- 01.09.2011 – 01.12.2011: Machine Learning, Instructor Andrew Ng Stanford University.

edX:

- 24.09.2012 – 18.12.2012: Artificial Intelligence, Instructors Dan Klein, Pieter Abbeel, Berkeley University.

Fedlevel Academy:

- 08.09.2013 – 20.10.2013: Learn Altium Essentials: Switching Power Supply Design Course, Instructor Robert Feranec (*Without Statement of Accomplishment*);

- 20.10.2013 – 2.2.2014: Advanced Hardware Design: Schematic and PCB Design, Instructor Robert Feranec.

Udacity:

- 01.07.2012 – 12.08.2012: Introduction to Statistics, Instructor Sebastian Thrun;

- 01.02.2012 – 06.04.2012: Artificial Intelligence for Robotics, Instructor Sebastian Thrun;

- 01.09.2011 – 01.12.2011: Introduction to Computer Science: Building a Search Engine, Instructors Sebastian Thrun, David Evans.

EMC Fast Pass

- 12.12.2017 – 26.12.2018: EMC Design for Compliance (Emissions), Instructor Andy Eadie

- 12.12.2017 – 27.12.2018: EMC Standards & Regulations, Instructor Andy Eadie

- 12.12.2017 – 27.12.2018: EMC Testing 101, Instructor Andy Eadie

## ● CONCURSURI

---

### Concursuri

- Participant la concursul internațional TIE PLUS 2017 (Interconnection Techniques in Electronics) - concurs individual – First Prize;
- Participant la concursul internațional TIE 2016 (Interconnection Techniques in Electronics) - concurs individual – First Prize and Certified „PCB Designer“;
- Participant la concursul internațional HnS 2015 (Hard and Soft) - concurs pe echipe;
- Participant la concursul internațional TIE 2015 (Interconnection Techniques in Electronics) - concurs individual – Certified „PCB Designer“;
- Participant la concursul internațional HnS 2011 (Hard and Soft) - concurs pe echipe;